

日時限定配信セッション

下記の計12のセッションはごらの日時に配信されます（イベント期間中1回だけ視聴可能です）

10/14(水)		10/15(木)	
10:00 10:35	[1L1] [ビジョン] 製造業DXの実現に向けて 株式会社図研 専務取締役 事業本部長 上野 泰生	10:00 10:35	[2L1] [事例] 先進モビリティ社における自動運転車の開発現状について 先進モビリティ株式会社 代表取締役社長 青木 啓二 様
10:40 11:15	[1L2] [事例] 「回路ブロックを徹底活用した新電気設計プロセス構築」の取組紹介 アルプスアルパイン株式会社 技術本部 回路技術部 部長 片寄 武則 様, 主任技師 河野 繁 様	10:40 11:15	[2L2] [事例] 株式会社セガにおけるE3.series導入事例と次なる展開 株式会社セガ プロダクト業務推進部 業務企画課 主査 田中 真人 様
11:20 11:55	[1L3] [ビジョン] 図研 エンジニアリングITソリューションの総合的ビジョンとロードマップ 株式会社図研 専務取締役 技術本部長 飯屋 和浩	11:20 11:55	[2L3] [事例] 電子デバイス3Dプリンター-FPM-Trinityの紹介とCR-8000の活用について 株式会社 F U J I 技術センター 技術部 第3課 課長 博士(工学) 富永 亮二郎 様
10/21(水)		10/22(木)	
10:00 10:35	[3L1] [技術トレンド] 微細化とハンパ接続に頼らない三次元大規模集積システム技術 東京工業大学 科学技術創成研究院 特任教授 大場 隆之 様	10:00 10:35	[4L1] [事例] 設計者目線で考察するCR-8000 Design Force エレメカ協調設計の有用性 株式会社シグマ 会津電子技術部 近藤 亮 様
10:40 11:15	[3L2] [事例] 高品質・高精度設計を実現する最先端シミュレーション技術のご紹介 株式会社オンテック プリント回路事業本部 プリント回路デザイン技術推進センター 副センター長 徳 正一郎 様	10:40 11:15	[4L2] [事例] 何が足りないのか、実用EMCシミュレーション アルティメイトテクノロジズ株式会社 取締役 CTO 中村 篤 様
11:20 11:55	[3L3] [事例] CR-5000⇒CR-8000 基板設計環境への完全切替 株式会社小野測器 電子計測事業部 標準設計ブロック ハード設計第1グループ リーダー 飯野 喜和 様, 係長 伊藤 由紀 様	11:20 11:55	[4L3] [事例] CR-8000 解析プラットフォーム活用のご紹介 パナソニック株式会社 インダストリアルソリューションズ社 モノづくり革新センター 解析・サポート部 部長 東谷 比呂志 様

イベント期間 カレンダー	10/14(水)	10/15(木)	10/16(金)	10/17(土)	10/18(日)
	午前中 日時限定配信 [1L1] [1L2] [1L3]	午前中 日時限定配信 [2L1] [2L2] [2L3]			
	午後・夜間 この時間帯は常時配信動画をお楽しみください				
	10/19(月)	10/20(火)	10/21(水)	10/22(木)	
午前中		日時限定配信 [3L1] [3L2] [3L3]	日時限定配信 [4L1] [4L2] [4L3]		
午後・夜間	この時間帯は常時配信動画をお楽しみください			イベント開会挨拶・プレゼント抽選	12:00 12:30

常時配信動画

下記の計24の講演動画はイベント期間中 24時間いつでも視聴可能です

製品開発ロードマップ	新プロダクト企画	技術パートナー講演
[AM1] CR-8000 Design Gateway/ System Planner ロードマップ 新機能のご紹介ならびにブロック設計/ モジュラーデザイン環境の進化 株式会社図研 技術本部 EE開発部 部長 大崎 義徳	[AF1] 3D EMC設計はじめる！ エレキ・メカの複合ノイズ問題を改善 株式会社図研 事業本部 SE統括部第一SE部 第一SE課 チーフエンジニア 野村 政司	[AP1] CR-8000 Design ForceとのEDB連携による Ansysエレクトロニクス解析環境での 電気・熱解析 アンシス・ジャパン株式会社 Lead Application Engineer 前田 剣太郎 様
[AM2] CR-8000 Design Force ロードマップ Part 1 Design Force基本機能の向上と 新機能紹介, AI活用機能のリリース 株式会社図研 技術本部 EL開発部 部長 畑 直樹	[AF2] デザインレビューにAIを！ ニューノーマル時代に 求められる設計ナレッジ活用 株式会社図研 事業本部 SE統括部 第二SE部 第二SE課 主任 高橋 絵美	[AP2] Sherlock：信頼性の高い製品を開発するために 必要なフィードバックを提供 アンシス・ジャパン株式会社 Senior Application Engineer 富場 慎二 様
[AM3] CR-8000 Design Force ロードマップ Part 2 SI/PI/EMC解析連携の進化とエレメカ 協調によるシステムレベル検証 株式会社図研 技術本部 EL開発部 EL2セッション セッションマネージャー 吉島 憲輔	[AF3] ここまでできる！ ナレッジ活用による ハーネス検証業務のDX化推進 株式会社図研 事業本部 SE統括部 第二SE部 第一SE課 本田 優里子	[AP3] ワイヤハーネス設計に寄り添う、 車両規模ワイヤハーネス電磁界解析ツール EMA3D Cable アンシス・ジャパン株式会社 Principal Application Engineer 五十嵐 淳様
[AM4] CR-8000 Design Force ロードマップ Part 3 SoC/PKG/PCB 協調によるSiPや パワーモジュール設計の革新 株式会社図研 技術本部 EL開発部 EL4セッション コアデザインGr. シニアパートナー 古賀 一成	[AF4] お待たせしました！ 設計の自動化を支援する 『E3.series 拡張パッケージ』誕生 株式会社図研 事業本部 SE統括部 第二SE部 第一SE課 山下 慎介	[AP4] ABLを使用した ポストレイアウト・シミュレーション・フロー キーサイト・テクノロジー株式会社 ソリューションエンジニア 中溝 哲士 様
[AM5] CR-8000 DFM Center ロードマップ “基板製造アセンブリのEMS集約”と “独自製造技術・ノウハウ維持”の両立 株式会社図研 技術本部 EL開発部 DFMセッション セッションマネージャー 弦間 一孝	[AF5] 基板とケーブルを3D化したらどうなる？ 『XVL Studio Z』『XVL Studio WR』 徹底活用術 株式会社図研 事業本部 SE統括部 第二SE部 第一SE課 沖野 たまえ	[AP5] PathWave ADS Memory Designerのご紹介 キーサイト・テクノロジー株式会社 ソリューションエンジニア 中溝 哲士 様
[AM6] DS-2 ロードマップ Part 1 CR-8000の電子機器設計・製造を体系的に 管理的に管理するDS-CR, DS-OP 株式会社図研 技術本部 PLM開発部 部長 高木 良亮	[AF6] 手軽に「超上流」！【約束編】目標を必達する エレキ要求分析『GENESYS-CR』誕生 株式会社図研 事業本部 PI推進部 第二推進グループ 白賢媛	[AP6] PathWave ADS2021 高速デジタル アプリケーション向け新機能のご紹介 キーサイト・テクノロジー株式会社 ソリューションエンジニア 中溝 哲士 様
[AM7] E3.series, E3.series infinite ロードマップ E3.series最新機能のご紹介、 新製品E3.series infiniteのご紹介 株式会社図研 技術本部 A&M開発部 取締役 部長 早乙女 幸一	[AF7] 手軽に「超上流」！【結果編】約束をモノにする エレキプロトタイプング 株式会社図研 事業本部 PI推進部 第一推進グループ コンサルタント 松下 哲郎	[AP7] 図研と取り組む「EDAの設計プロ最適化」 に関するAI技術と今後の展望 キリア株式会社 取締役 増田 哲朗 様 HE事業部門 SDS部 部長 近田 慎一郎 様
[AM8] DS-2 ロードマップ Part 2 E3.seriesのWH設計・製造を体系的に 管理するDS-E3とDS-E3.infinite 株式会社図研 技術本部 PLM開発部 部長 高木 良亮	[AF8] 図研が提案するMBSEソリューションのロードマップ MBSEモデリングツールGENESYSのご紹介、 CR-8000と融合したGENESYS-CRのご紹介 株式会社図研 事業本部 PI推進部 部長 稲石 浩通	[AP8] 製造業のDXを3Dで実現するための3つのヒント ～エレメカ連携で推進するレポート3Dワーク～ ライリス・テクノロジー株式会社 代表取締役社長 鳥谷 浩志 様

講演動画を視聴された
際は、是非アンケートに
ご協力ください。

ご回答いただいた方には
プレゼント当選のチャンス
があります。